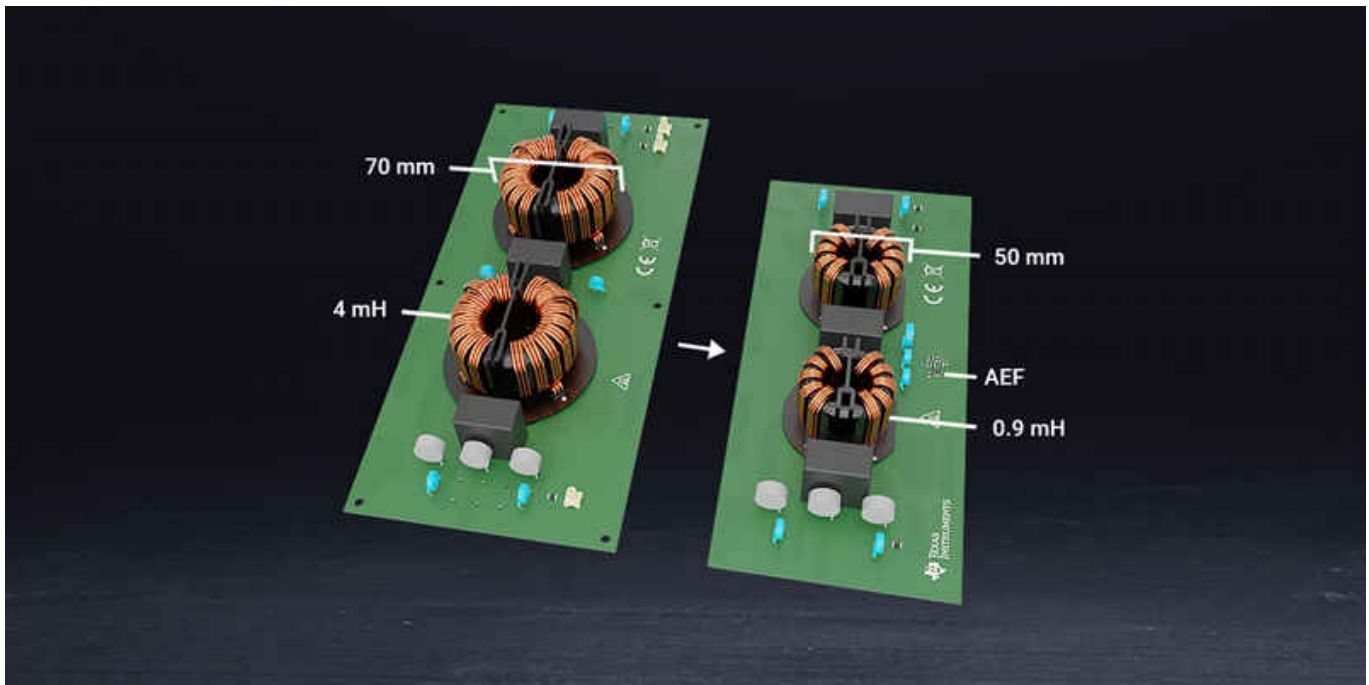


独立式有源 EMI 滤波器 IC 如何缩小共模滤波器尺寸



Timothy Hegarty



文章中讨论的其他器件：[TPSF12C3-Q1](#)、[TPSF12C1-Q1](#)

功率密度是汽车车载充电器和服务器电源等高度受限系统环境中的主要指标。务必要减小电磁干扰 (EMI) 滤波器元件的体积，从而确保解决方案能够满足严苛的外形尺寸要求。

鉴于接触电流安全要求，用于上述和其他高密度应用的共模 (CM) 滤波器通常会限制总 Y 电容大小，因此需要大尺寸共模扼流圈来实现目标转角频率或滤波器衰减特性。结果，权衡后的无源滤波器设计采用笨重、昂贵且体积大的 CM 扼流圈，尺寸相当于整个滤波器大小。

随着无源器件逐渐跟不上高速功率半导体器件以及电路拓扑的发展，无源滤波器的体积是提高功率密度的限制因素之一。实际的滤波器实现会占用电源解决方案总体积的 30%，如图 1 所示。

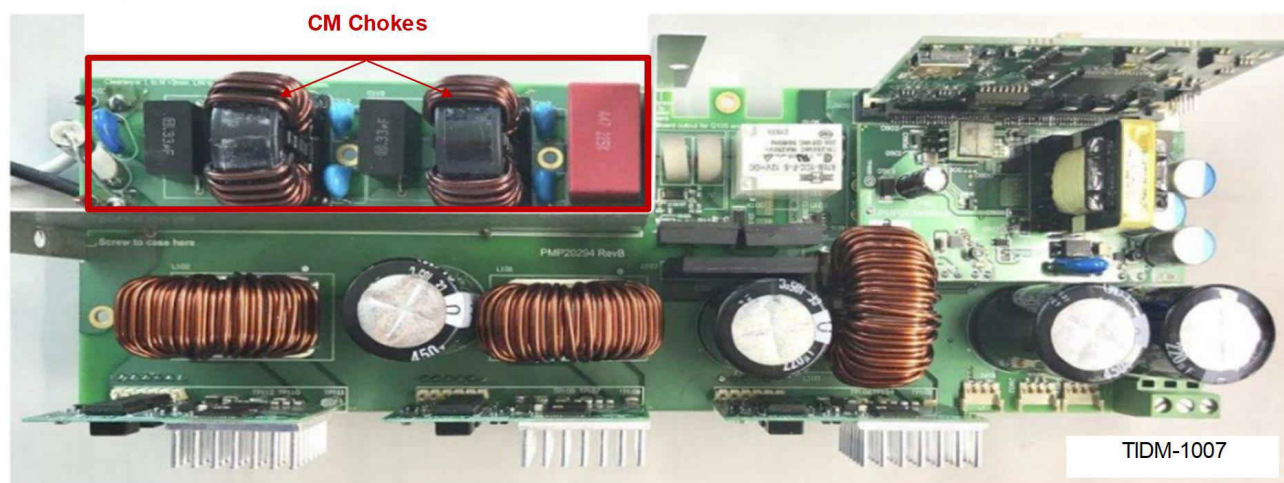
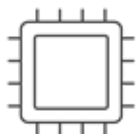


图 1. 3.3kW 图腾柱功率因数校正参考设计中的传统单相无源 EMI 滤波器

缩减系统尺寸、重量和成本



详细了解我们的[电源滤波器 IC](#)。

有源 EMI 滤波器 (AEF) 电路可为新一代电源管理系统实现更紧凑的滤波器解决方案。空间受限型应用可使用[有源电源滤波器集成电路 \(IC\)](#) 减小磁性元件的尺寸和滤波器的总尺寸。AEF 的其他优势包括：通过降低元件功率损耗来改善热管理并提高可靠性、减少受限空间内元件之间的耦合、简化机械和封装设计以及降低成本。

图 2 和图 3 分别为单相和三相滤波器电路的原理图，均采用有源解决方案代替传统的无源设计。单相 [TPSF12C1](#)、[TPSF12C1-Q1](#) 和三相 [TPSF12C3](#)、[TPSF12C3-Q1](#) AEF IC 位于共模扼流圈之间，能够为共模电流提供具有较低阻抗的分流路径。如图所示，有源解决方案中共模扼流圈 L_{CM1} 和 L_{CM2} 的电感比无源滤波器中共模扼流圈的电感低很多。

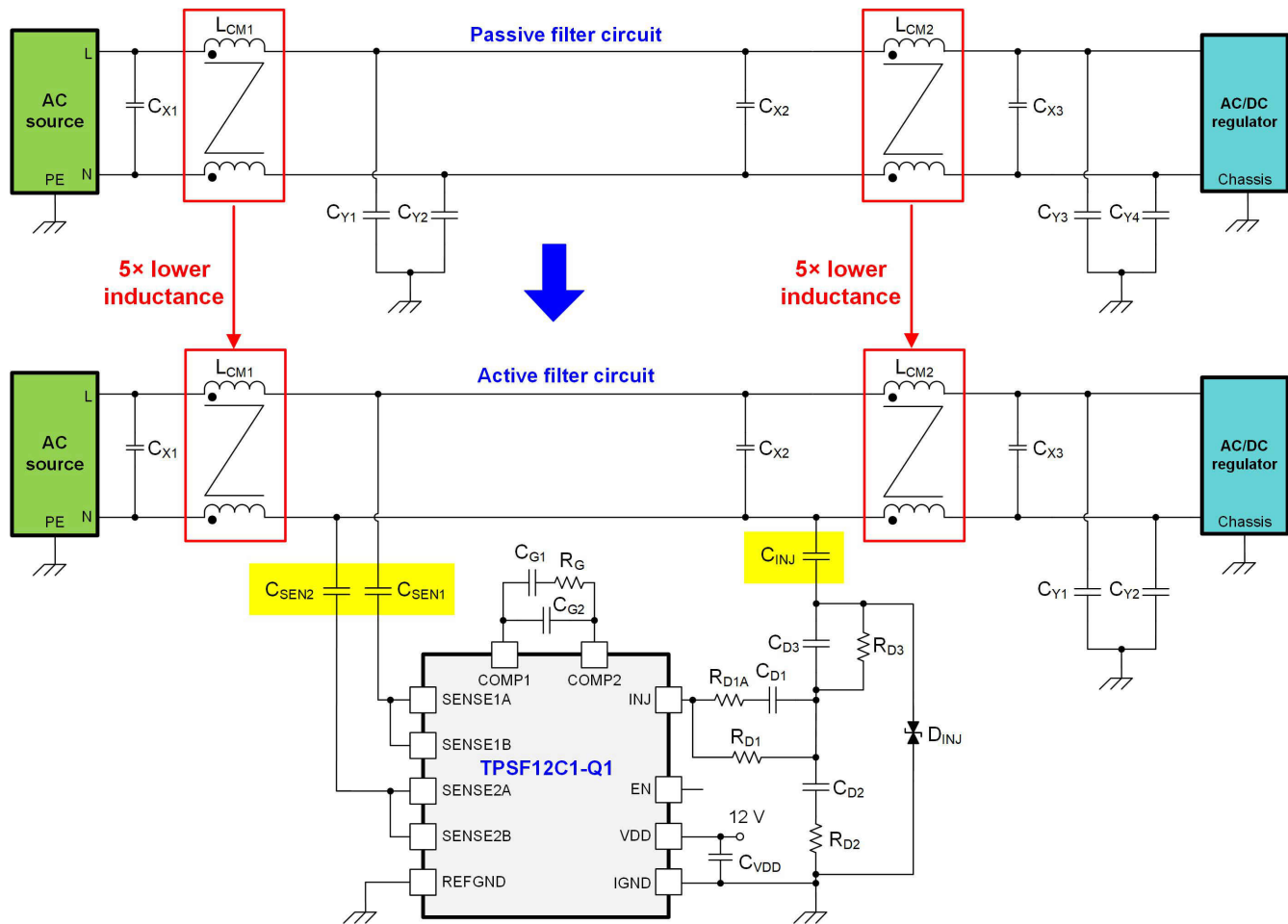


图 2. 单相无源 EMI 滤波器 (顶部) 和具有更低共模扼流圈电感的相应 AEF 电路 (底部)

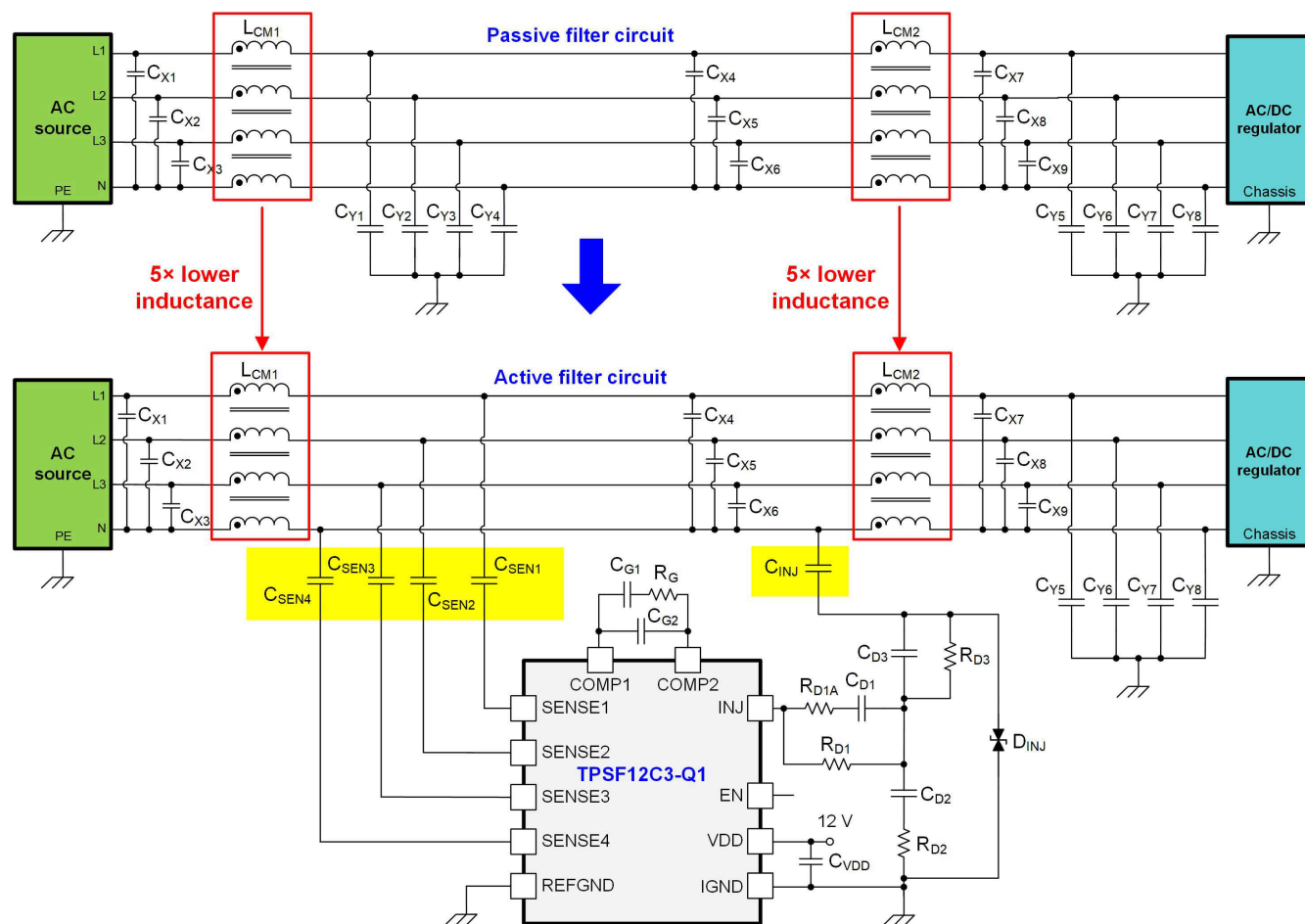


图 3. 三相无源 EMI 滤波器 (顶部) 和具有更低共模扼流圈电感的相应 AEF 电路 (底部)

AEF

在交流线路中连接检测和注入 Y 电容器后, 该电路旨在减小滤波器的总体积, 同时保持向机箱地导入低的工频漏电流。这可以通过使用有源电路来实现, 有源电路可以调节注入电容器的频率响应, 即通过实际增加容值来实现高频率。继而, 在目标频率范围内用于降低 EMI 而增加的注入电容会降低共模扼流圈电感, 使其低于具有类似衰减作用的无源滤波器的电感值。

使用 AEF 的电路的优势如下:

- 具有简化的滤波器结构、宽工作频率范围以及高稳定性裕度 (使用共模 AEF 快速入门计算器工具进行计算)。
- 具有更小的共模扼流圈尺寸, 体积更小、重量更轻、成本更低。此外, 还能减少扼流圈自寄生效应, 从而更大程度降低铜损并实现更出色的高频衰减性能。
- 无需额外的磁性元件。AEF 电路仅使用检测和注入 Y 电容器, 在故障状况期间对峰值接触电流没有影响。
- 使用以机箱地为基准的低压 AEF IC 可增强安全性。
- 独立式 IC 实现可靠近滤波器元件灵活放置。
- 线电压浪涌抗扰度有助于满足国际电工委员会 61000-4-5 标准。

从 CM 的角度来看, 放置于两个 CM 扼流圈之间的 X 电容器 (图 4 和图 5 中) 可以在电源线路之间提供低阻抗路径, 通常可达到低兆赫兹频率。这样, 仅使用一个注入电容器, 便可将电流注入到一根电源线, 通常是中性线。如果三相滤波器是没有中性线的三线系统, 则将 TPSF12C3-Q1 的 SENSE4 引脚接地, 并将注入电容器通过 X 电容器的星型连接进行耦合。

AEF 的实际实现

图 4 展示了适用于图 1 中转换器的 AEF 实际实现方法。使用 TPSF12C1-Q1 单相 AEF IC 实现共模噪声衰减。

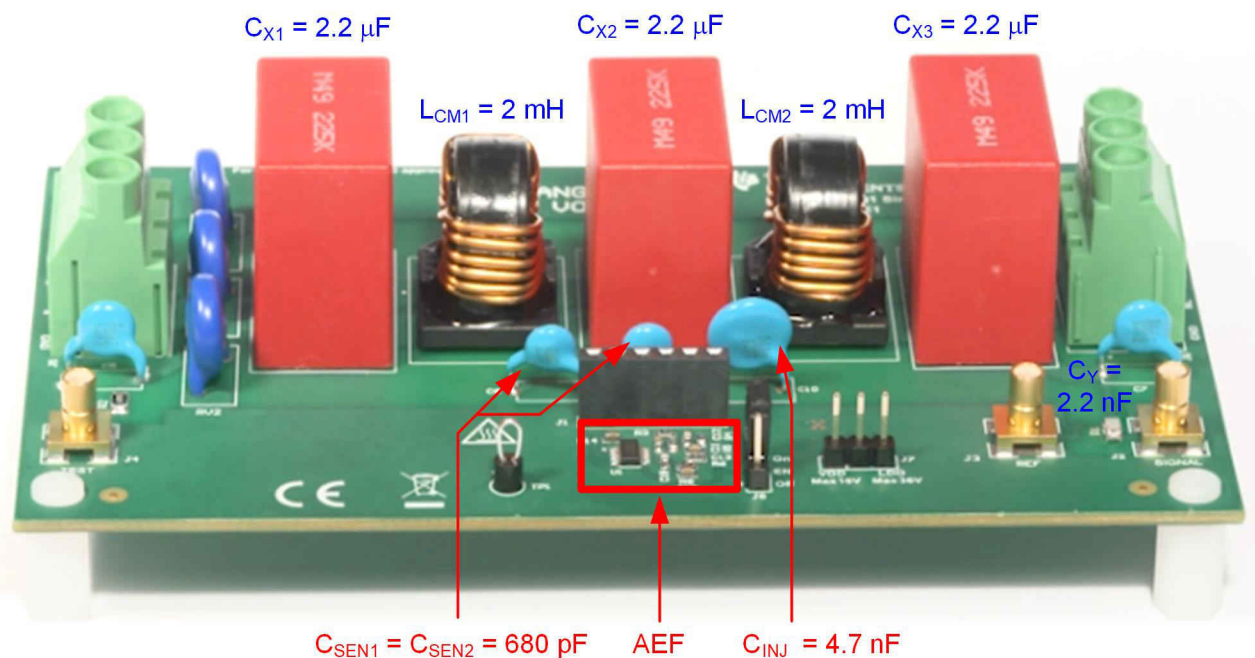


图 4. 使用 AEF (额定电流为 10A) 的单相滤波器评估板

图 5 展示了禁用和启用 AEF 时得到的 EMI 结果。

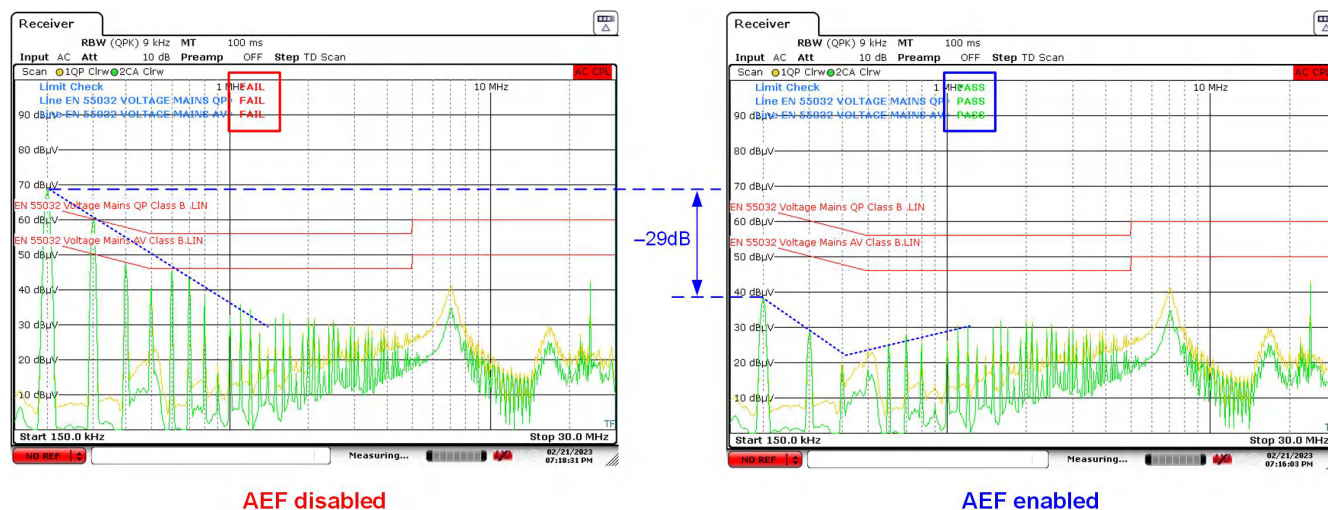


图 5. 禁用和启用 AEF 时的 EN 55032 B 类 EMI 结果

从图 5 中可以明显看出，AEF 在低频率范围 (100kHz 至 3MHz) 内提供高达 30dB 的共模噪声衰减，因此，使用两个 2mH 纳米晶扼流圈的滤波器可实现与使用两个 12mH 扼流圈的无源滤波器设计相同的共模衰减性能。为进行公平比较，这些扼流圈均来自同一元件系列 (制造商为 Würth Elektronik)，并使用类似的磁芯材料。表 1 汇总了无源和有源设计适用的共模扼流圈参数，图 6 重点展示了体积、尺寸、重量和成本节约值。

滤波器设计	共模扼流圈器件型号	数量	LCM1、LCM2 (mH)	R _{DCR} (mΩ)	尺寸 (L × W × H, 毫米)	总质量 (g)	总功率损耗 (W) (10A, 25°C)
无源	7448051012	2	12	15	23 × 34 × 33	72	6.0

滤波器设计	共模扼流圈器件型号	数量	L_{CM1} 、 L_{CM2} (mH)	R_{DCR} (m Ω)	尺寸 (L × W × H, 毫米)	总质量 (g)	总功率损耗 (W) (10A, 25°C)
运行	7448031002	2	2	6	17 × 23 × 25	20	2.4

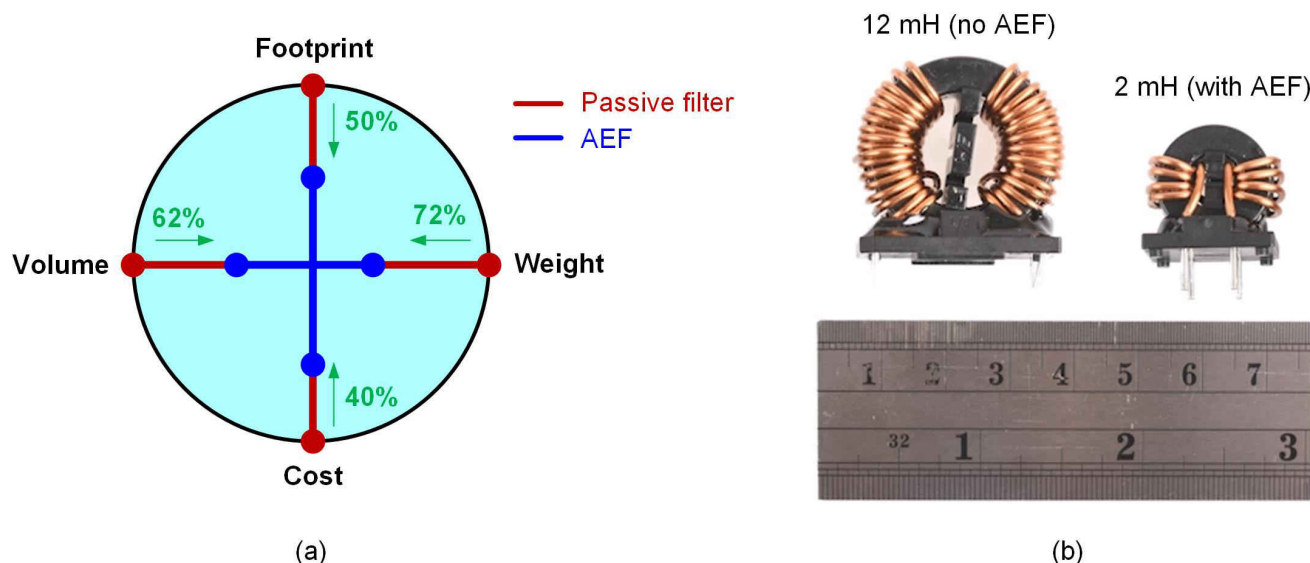


图 6. 通过使用 AEF 缩减尺寸、体积、重量和成本 (a) ;
扼流圈大小比较 (b)

本例中的 AEF 在 10A 电流下可减少 60% 的总铜损 (忽略绕组电阻随温度升高而增加), 这可以降低元件工作温度并提高可靠性。

结论

要为高密度开关稳压器中的 EMI 滤波器级实现高效紧凑的设计具有挑战性, 对于优先考虑解决方案尺寸和成本的汽车和工业应用来说, 尤其如此。有源滤波器解决方案可以抑制测得的 CM 噪声信号, 其实际结果表明, 与等效的纯无源滤波器设计相比, 有源滤波器解决方案可以显著减小 CM 扼流圈元件的体积。

其他资源：

- 观看有关有源 EMI 滤波的视频：[单相和三相有源 EMI 滤波器 IC 可降低共模 EMI、节省空间并降低成本。](#)
- 敬请查看以下白皮书：
 - “[有源 EMI 电源滤波器 IC 如何在单相和三相电源系统中减轻共模发射并提高功率密度](#)”。
 - “[电源的传导 EMI 规格概述](#)”。
- 有关图 1 中示例 (传统滤波器设计) 的更多详细信息, 请参阅[高效率 GaN CCM 图腾柱无桥功率因数校正 \(PFC\) 参考设计](#)。

重要声明和免责声明

TI“按原样”提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，包括但不限于对适销性、某特定用途方面的适用性或不侵犯任何第三方知识产权的暗示担保。

这些资源可供使用 TI 产品进行设计的熟练开发人员使用。您将自行承担以下全部责任：(1) 针对您的应用选择合适的 TI 产品，(2) 设计、验证并测试您的应用，(3) 确保您的应用满足相应标准以及任何其他功能安全、信息安全、监管或其他要求。

这些资源如有变更，恕不另行通知。TI 授权您仅可将这些资源用于研发本资源所述的 TI 产品的应用。严禁对这些资源进行其他复制或展示。您无权使用任何其他 TI 知识产权或任何第三方知识产权。您应全额赔偿因在这些资源的使用中对 TI 及其代表造成的任何索赔、损害、成本、损失和债务，TI 对此概不负责。

TI 提供的产品受 [TI 的销售条款](#) 或 [ti.com](#) 上其他适用条款/TI 产品随附的其他适用条款的约束。TI 提供这些资源并不会扩展或以其他方式更改 TI 针对 TI 产品发布的适用的担保或担保免责声明。

TI 反对并拒绝您可能提出的任何其他或不同的条款。

邮寄地址：Texas Instruments, Post Office Box 655303, Dallas, Texas 75265

Copyright © 2023，德州仪器 (TI) 公司